

FIG. 1

3/3

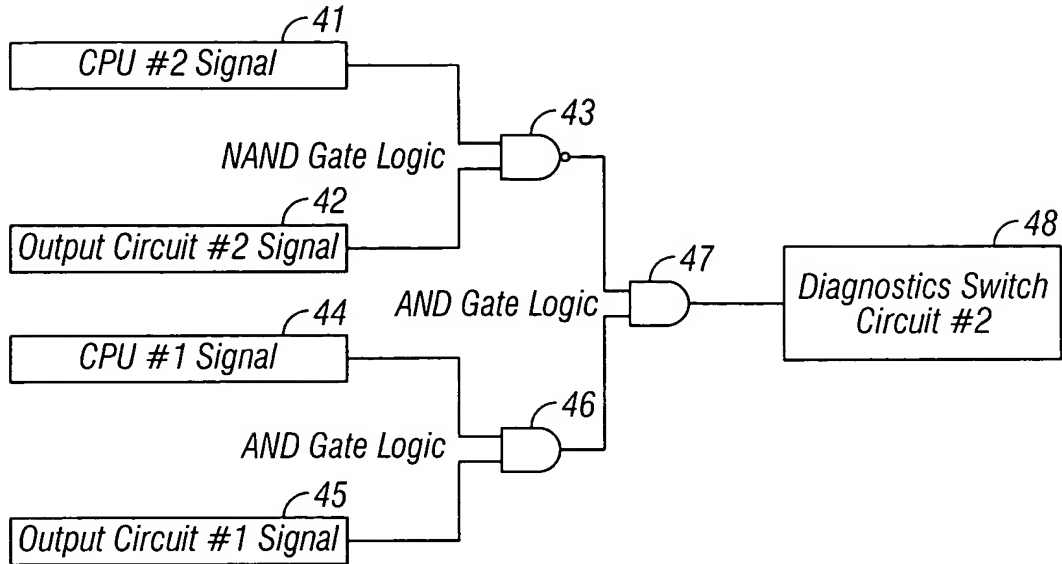


FIG. 4

<i>Temperature Switch Output Circuit</i>	<i>Diagnostics Switch Circuit #2</i>	<i>CPU #2 Signal</i>	<i>Output Circuit #2 Signal</i>	<i>CPU #1 Signal</i>	<i>Output Circuit #1 Signal</i>
<i>Open</i>	<i>Open</i>	<i>0</i>	<i>0</i>	<i>0</i>	<i>0</i>
<i>Open</i>	<i>Open</i>	<i>0</i>	<i>0</i>	<i>1</i>	<i>0</i>
<i>Open</i>	<i>Open</i>	<i>0</i>	<i>0</i>	<i>0</i>	<i>1</i>
<i>Open</i>	<i>Open</i>	<i>0</i>	<i>0</i>	<i>1</i>	<i>1</i>
<i>Open</i>	<i>Open</i>	<i>1</i>	<i>0</i>	<i>0</i>	<i>0</i>
<i>Open</i>	<i>Open</i>	<i>1</i>	<i>0</i>	<i>1</i>	<i>0</i>
<i>Open</i>	<i>Open</i>	<i>1</i>	<i>0</i>	<i>0</i>	<i>1</i>
<i>Closed</i>	<i>Closed</i>	<i>1</i>	<i>0</i>	<i>1</i>	<i>1</i>
<i>Open</i>	<i>Open</i>	<i>0</i>	<i>1</i>	<i>0</i>	<i>0</i>
<i>Open</i>	<i>Open</i>	<i>0</i>	<i>1</i>	<i>1</i>	<i>0</i>
<i>Open</i>	<i>Open</i>	<i>0</i>	<i>1</i>	<i>0</i>	<i>1</i>
<i>Closed</i>	<i>Closed</i>	<i>0</i>	<i>1</i>	<i>1</i>	<i>1</i>
<i>Open</i>	<i>Open</i>	<i>1</i>	<i>1</i>	<i>0</i>	<i>0</i>
<i>Closed</i>	<i>Open</i>	<i>1</i>	<i>1</i>	<i>1</i>	<i>0</i>
<i>Closed</i>	<i>Open</i>	<i>1</i>	<i>1</i>	<i>0</i>	<i>1</i>
<i>Closed</i>	<i>Open</i>	<i>1</i>	<i>1</i>	<i>1</i>	<i>1</i>

FIG. 5